

# DRR450

## Teplotní PID regulátor s integrovaným SSR relé



Začleňuje nejnovější technologii Pixsys do DIN pouzdra solid state relé řady ESUC od firmy Celduc. Samotný regulátor má šířku pouze 22.5mm a připojuje se pomocí konektoru přímo na SSR relé 25/32A (stejná šířka) nebo 50A (šířka 49,5mm) s montáží na DIN lištu.

Sériová komunikace RS485 a Modbus RTU / SLAVE protokol umožňující připojení k HMI / PLC jednotkám pro funkce dohledu a kontroly / dálkové ovládání, rychlost je volitelná 9600-115000 Baud.

Regulátor je vybaven vstupem pro termočlánky, řízení PID regulací s funkcí Autotunig a integrované diagnostikou s kontrolou proudu zátěže prostřednictvím TA až 50A. Alrm přerušení regulační smyčky a alarm při poruše funkce ohřevu jsou signalizovány pomocí sériového a / nebo pomocného poplachového výstupu, který lze použít také jako příkaz pro další SSR třífázových systémů.

## Objednací kódy

DRR450-12AD	1 Analogový vstup + 1 SSR integrovaný výstup + 1 SSR pomocný výstup + RS485 + TA
-------------	--

## Hlavní funkce

Box	Modul šířky 22,5mm série Celduc ESUC montáž na DIN lištu EN50022
Napájení	24 Vstř/ss ±10% 50/60 Hz (galvanicky oddělené)
Spotřeba	1 W
Pracovní podmínky	Teplota 0-45 °C, vlhkost 35..95 %
Materiál	Polycarbonate V0
Hmotnost	cca 75 g
Krytí	IP20 (Box a svorkovnice)
Možnosti rychlého nastavení	Pomocí software LABSOFTVIEW
Připojení	S koncových rozšíření na kabelovém systému, Plug-in modul na SSR

## Vstupy

1 konfigurovatelný	Termočláínky K, J, T, E
1 T.A.	Integrovaný T.A. s 55A FS - rozlišení 0,1A

## Výstupy

1 SSR integrovaný	5 V - 20 mA
1 SSR pomocný	24 Vss - 50 mA max
Sériová komunikace	RS485 Modbus RTU - Slave (9600...115000 Baud)

## Funkce

Algoritmus řízení	ON - OFF s hysterezí, P., P.I., P.I.D., P.D.
Ladění	Ruční nebo automatické
Režim alarmu	Absolutní / relativní, pásmo, Horní / dolní odchylka. Funkce Loop Break Alarm
Automatická/ruční funkce	Příkaz procentuálního řízení výstupu s automatickou změnou v případě chyby čidla
Dvojitý P.I.D.	Topení / chlazení P.I.D.

## Rozměry a montáž

